

2SA1443

PNPエピタキシャル形シリコントランジスタ 高速度スイッチング用 工業用

PNP Silicon Epitaxial Transistor
High Speed Switching
Industrial Use

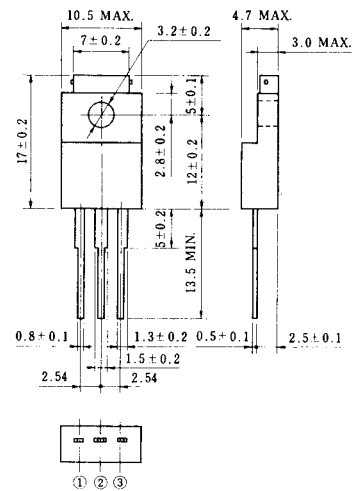
2SA1443は高速スイッチング用で、コレクタ・エミッタ間飽和電圧が特に小さくなるよう開発されたモールド・パワートランジスタです。

スイッチング・レギュレータ、DC/DCコンバータ、モータ・ドライバ、ソレノイド・ドライバなど低電源電圧機器の大電流スイッチング用途に最適です。

特長/FEATURES

- 絶縁板および絶縁ブッシングが不要なモールドパッケージです。
- コレクタ飽和電圧が小さい。
 $V_{CE(sat)} = -0.3 \text{ V MAX. (}@ -6.0 \text{ A)}$
- スwitching・スピードが速い。
 $t_f = 0.3 \mu\text{s MAX. (}@ -6.0 \text{ A)}$
- 直流電流増幅率が高く、リニアリティが優れています。

外形図/PACKAGE DIMENSIONS (Unit: mm)



電極接続

- ① Base
- ② Collector
- ③ Emitter

絶対最大定格/ABSOLUTE MAXIMUM RATINGS ($T_a = 25^\circ\text{C}$)

項目	略号	定格	単位
コレクタ・ベース間電圧	V_{CBO}	-100	V
コレクタ・エミッタ間電圧	V_{CEO}	-60	V
エミッタ・ベース間電圧	V_{EBO}	-7.0	V
コレクタ電流(直流)	$I_{C(DC)}$	-10	A
コレクタ電流(パルス)	$I_{C(pulse)}$ *	-20	A
ベース電流(直流)	$I_{B(DC)}$	-5.0	A
全損失	$P_{T(T_c=25^\circ\text{C})}$	30	W
全損失	$P_{T(T_a=25^\circ\text{C})}$	2.0	W
ジャンクション温度	T_j	150	$^\circ\text{C}$
保存温度	T_{stg}	-55 ~ +150	$^\circ\text{C}$

*PW \leq 300 μs , Duty Cycle \leq 10 %

2SA1443

電氣的特性/ELECTRICAL CHARACTERISTICS (T_a=25 °C)

項目	略号	条件	MIN.	TYP.	MAX.	単位
コレクタ・エミッタ間電圧	V _{CE(SUS)}	I _C =-6.0 A, I _B =-0.6 A, L=1 mH	-60			V
コレクタ・エミッタ間電圧	V _{CEX(SUS)}	I _C =-6.0 A, I _{B1} =-I _{B2} =-0.6 A V _{BE(OFF)} =1.5 V, L=180 μH, Clamped	-60			V
コレクタしや断電流	I _{CEO}	V _{CB} =-60 V, I _E =0			-10	μA
コレクタしや断電流	I _{CEB}	V _{CE} =-60 V, R _{BE} =50 Ω, T _a =125 °C			-1.0	mA
コレクタしや断電流	I _{CEX1}	V _{CE} =-60 V, V _{BE(OFF)} =1.5 V			-10	μA
コレクタしや断電流	I _{CEX2}	V _{CE} =-60 V, V _{BE(OFF)} =1.5 V, T _a =125 °C			-1.0	mA
エミッタしや断電流	I _{EBO}	V _{EB} =-5.0 V, I _C =0			-10	μA
直流電流増幅率	h _{FE1}	* V _{CE} =-2.0 V, I _C =-1.0 A	100			
直流電流増幅率	h _{FE2}	* V _{CE} =-2.0 V, I _C =-2.0 A	100	200	400	
直流電流増幅率	h _{FE3}	* V _{CE} =-2.0 V, I _C =-6.0 A	60			
コレクタ飽和電圧	V _{CE(sat)1}	* I _C =-6.0 A, I _B =-0.3 A			-0.3	V
コレクタ飽和電圧	V _{CE(sat)2}	* I _C =-8.0 A, I _B =-0.4 A			-0.5	V
ベース飽和電圧	V _{BE(sat)1}	* I _C =-6.0 A, I _B =-0.3 A			-1.2	V
ベース飽和電圧	V _{BE(sat)2}	* I _C =-8.0 A, I _B =-0.4 A			-1.5	V
コレクタ容量	C _{ob}	V _{CB} =-10 V, I _C =0, f=1.0 MHz		230		pF
利得帯域幅積	f _T	V _{CE} =-10 V, I _C =-1.0 A		80		MHz
ターンオン時間	t _{on}	I _C =-6.0 A, R _L =8.3 Ω			0.3	μs
蓄積時間	t _{stg}	I _{B1} =-I _{B2} =-0.3 A, V _{CC} =-50 V			1.5	μs
下降時間	t _f	測定回路図参照/See Test Circuit			0.3	μs

*ハルス測定 PW≤350 μs, Duty Cycle≤2 %/ Pulsed

h_{FE}規格区分

捺印	M	L	K
h _{FE2}	100~200	150~300	200~400